หัวข้อสหกิจศึกษา	ระบบบันทึกการตรวจสอบความสมบูรณ์ของชิ้นส่วนไอซี บริษัท อนาล็อก ดีไวเซส (ไทยแลนด์) จำกัด INTEGRATED CIRCUIT PART INTEGRITY VERIFICATION RECORDING SYSTEM OF ANALOG DEVICES (THAILAND) COMPANY LIMITED
ชื่อนักศึกษา	นางสาวสายฟ้า ลังกา 64703950
อาจารย์ที่ปรึกษา	อาจารย์นงเยาว์ สอนจะโปะ
อาจารย์ที่ปรึกษาร่วม	อาจารย์ปัณฑ์ชณิช เพ่งผล
หลักสูตร	วิทยาศาสตรบัณฑิต
สาขาวิชา	เทคโนโลยีสารสนเทศและการสื่อสาร
พ.ศ.	2566

บทคัดย่อ

โครงงานนี้มีวัตถุประสงค์เพื่อ 1) เพื่อพัฒนาระบบบันทึกการตรวจสอบความสมบูรณ์ของชิ้นส่วนไอซี บริษัท อนาล็อก ดีไวเซส (ไทยแลนด์) จำกัด 2) เพื่อประเมินความพึงพอใจในการใช้ระบบบันทึกการตรวจสอบความสมบูรณ์ของชิ้นส่วนไอซี บริษัท อนาล็อก ดีไวเซส (ไทยแลนด์) จำกัด ในระดับดีขึ้น ในการพัฒนาระบบใช้โปแกรม Visual Studio Code เป็นเครื่องมือในการเขียนโปรแกรมภาษาที่ใช้ในการพัฒนาระบบ PHP, CSS, HTML, JavaScript ใช้โปรแกรม Xampp ในการจัดการฐานข้อมูลของ phpMyAdmin โดยคำนึงถึงความต้องการของผู้ใช้งาน รูปแบบที่ทันสมัย และมีประสิทธิภาพมากขึ้น

จากผลการศึกษาและพัฒนาระบบบันทึกการตรวจสอบความสมบูรณ์ของชิ้นส่วนไอซี บริษัท อนาล็อก ดีไวเซส (ไทยแลนด์) จำกัด มีการพัฒนาระบบนี้มีประโยชน์ต่อผู้ใช้งานที่สะดวก ง่าย รวดเร็วยิ่งขึ้น ตอบสนองความต้องการของผู้ใช้งานโดยมีผลการประเมินประสิทธิภาพโดยผู้ใช้งาน และเหมาะสมกับกระบวนการทำงาน โดยผลภาพรวมการประเมินความพึงพอใจด้านฟังก์ชันการทำงานของระบบอยู่ในระดับดีมาก ($\bar{X}$ = 4.63, SD = 0.37) และผลภาพรวมประเมินความพึงพอใจด้านความสามารถในการใช้งานของระบบอยู่ในระดับดีมาก ($\bar{X}$ = 4.65, SD = 0.37)

คำสำคัญ : ระบบบันทึกการตรวจสอบ, ชิ้นส่วนไอซี

SPU CHONBURI